



## ES572 - Circuitos Lógicos

Segundo Semestre de 2014

### 1. *Responsável*

- Profa Dra Grace S. Deaecto
- Homepage : [www.fem.unicamp.br/~grace](http://www.fem.unicamp.br/~grace)

### 2. *Horário, Local e Atendimento*

- **Horário** : Terça-feira (21:00 - 22:50) e Quinta-feira (19:00 - 20:50)
- **Local** : Todas as aulas serão ministradas na sala EM20
- **Atendimento aos alunos** :
  - Em caso de qualquer dúvida os alunos devem me procurar na sala BE-306 em qualquer dia da semana.
  - As aulas imediatamente anteriores às datas das provas serão dedicadas exclusivamente à resolução de exercícios.
  - O texto e as listas de exercícios estão disponíveis na página : [www.fem.unicamp.br/~grace](http://www.fem.unicamp.br/~grace).

### 3. *Dias Letivos*

Para o segundo semestre do ano de 2014 os dias letivos estão apresentados a seguir

Setembro	02, 04, 09, 11, 16, 18, 25, 30
Outubro	02, 07, 09, 14, 16, 21, <b>23</b> , 28, 30
Novembro	04, 06, 11, 13, 18, 25, 27
Dezembro	02, 04, 09, 11, 16, <b>18</b> , 23

sendo as datas em negrito as datas das provas.

### 4. *Provas*

- As provas serão realizadas nos dias : **23/10** e **18/12**
- Cada aluno terá notas parciais  $N_1$  e  $N_2$
- O exame final (**E**) será realizado no dia **15/01**.

## 5. *Critério de Avaliação*

A média será calculada da seguinte maneira

$$M = 0.4N_1 + 0.6N_2$$

- Se  $M \geq 7$ , o aluno será aprovado com média final  $M_F = M$ . O aluno aprovado poderá fazer o exame para substituir a menor nota.
- Caso contrário, o aluno deverá fazer o exame. Neste caso, sua média final será  $M_F = (M + E)/2$ .

## 6. *Ementa (Catálogo de 2014)*

- Conceitos lógicos.
- Circuitos básicos.
- Minimização de funções Booleanas.
- Sistemas de numeração.
- Aritmética binária.
- Códigos.
- Circuitos à contato.
- Síntese de circuitos combinacionais.
- Circuitos de memória.
- Circuitos sequenciais.
- Projeto de circuitos sequenciais.
- Máquinas de Mealy e Moore.
- Projeto de contadores, decodificadores e multiplexadores.
- Temporizadores: monoestáveis, astáveis e osciladores.
- Dispositivos lógicos programáveis.

## 7. *Bibliografia Básica*

- T. Floyd, “*Digital Fundamentals*”, 10th Edition, Prentice Hall, 2009.
- R. J. Tocci, N. S. Widmer, G. L. Moss, “*Sistemas Digitais: Princípios e Aplicações*”, Prentice-Hall, 2007.
- I. V. Iodeta, F. G. Capuano, “*Elementos de Eletrônica Digital*”, Editora Érica, 2006.
- V. A. Pedroni, “*Circuit Design and Simulation with VHDL*”, 2<sup>nd</sup> Edition, MIT, 2010.